

FIG. 1

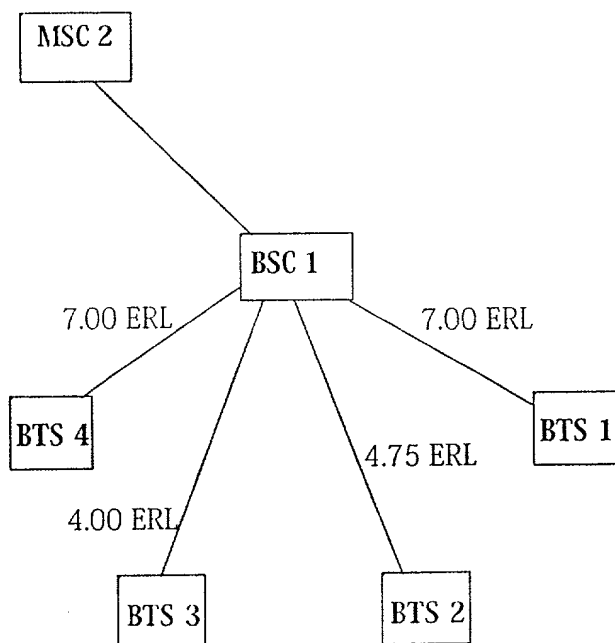


FIG. 2

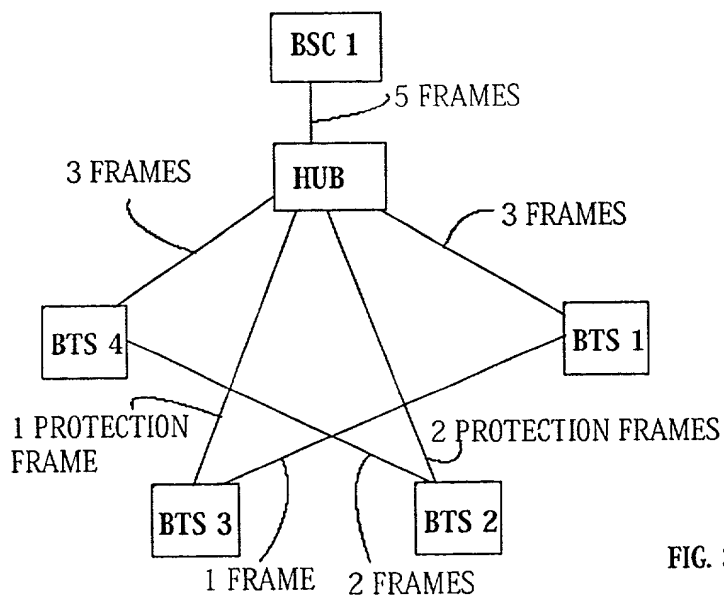


FIG. 3

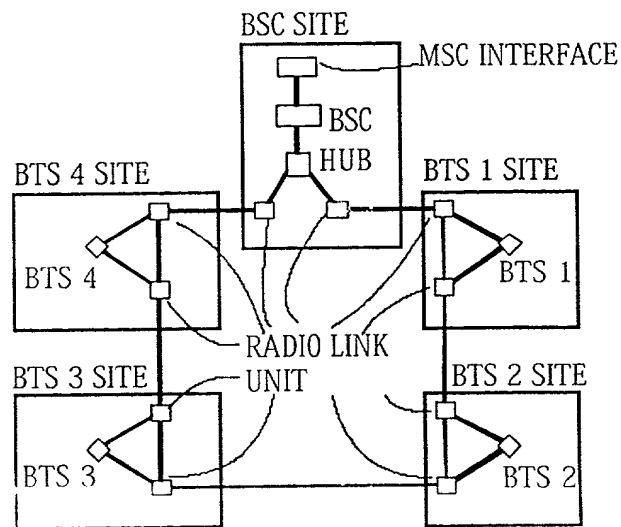


FIG. 4

204735.04407

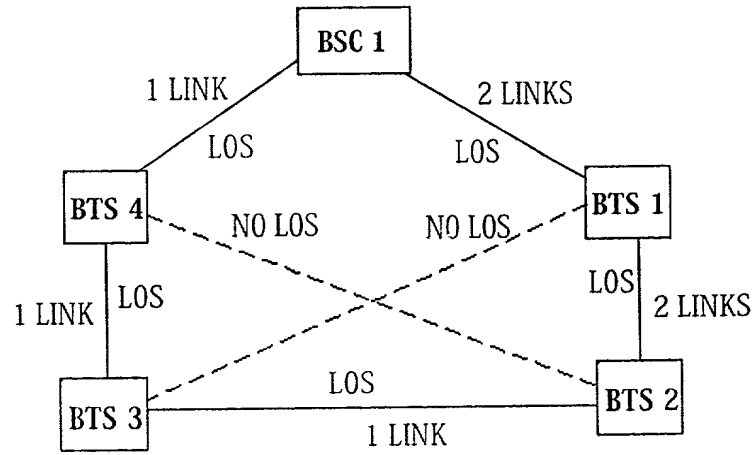


FIG. 5

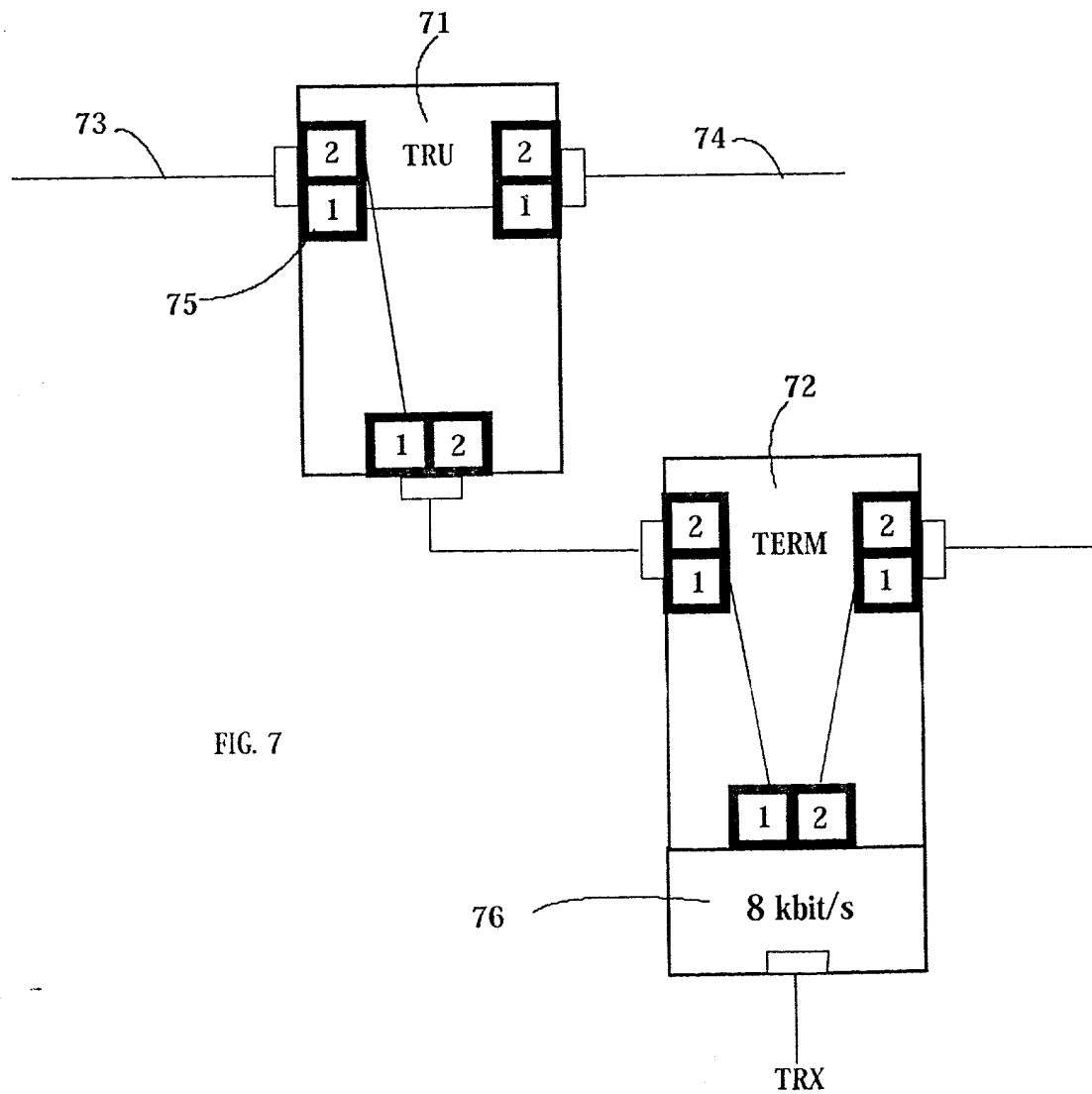
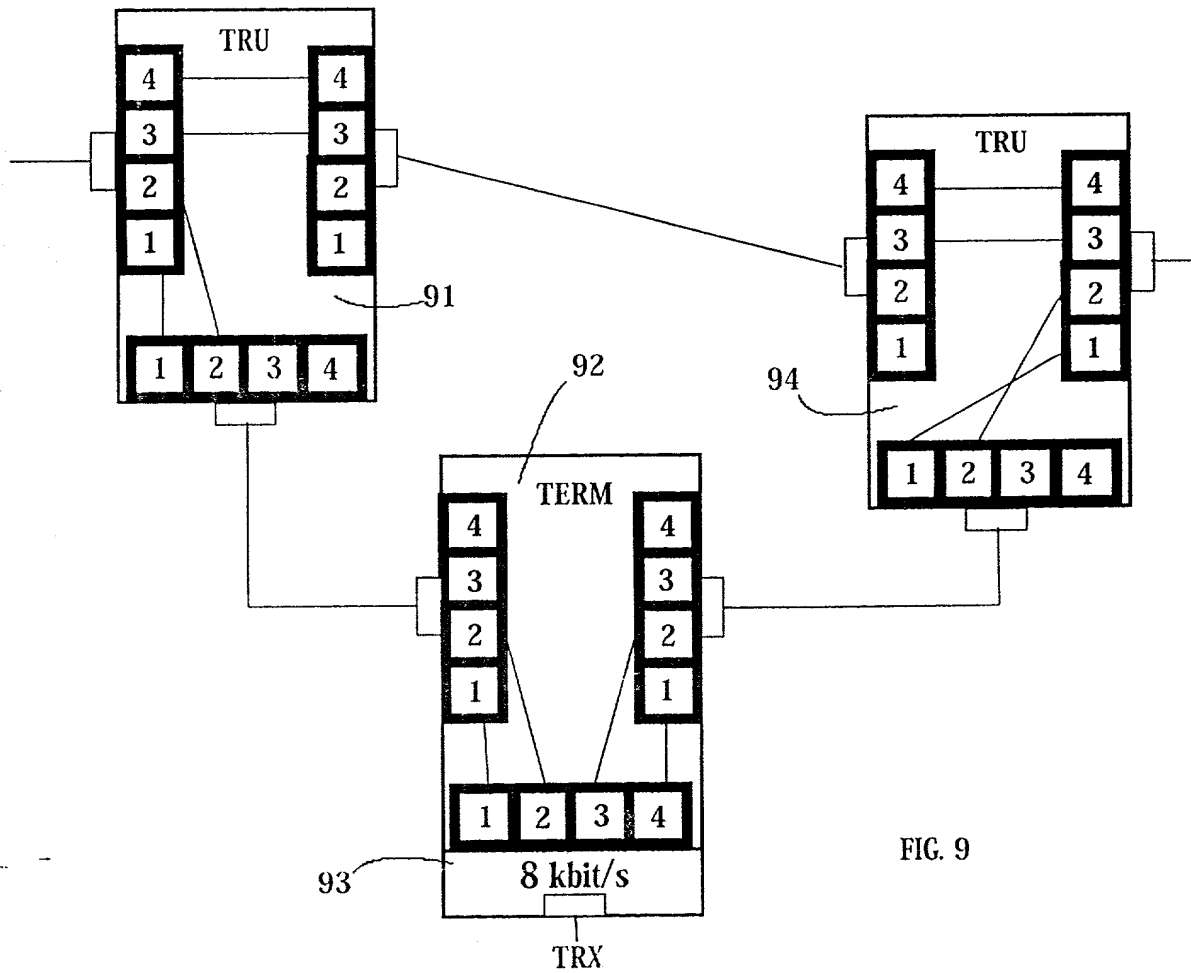
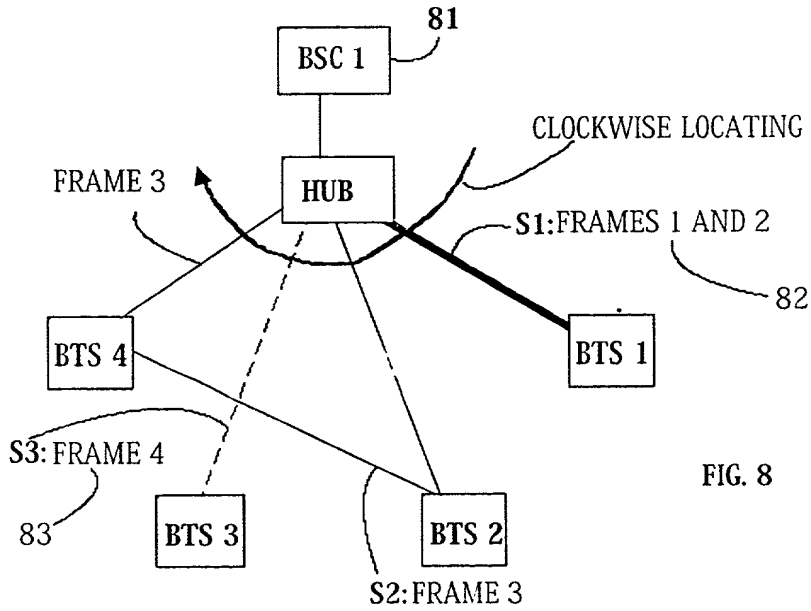


FIG. 7

204770-52E2400F

BTS Configuration in first phase 2+2+2, expansion reserved for 4+4+4 config.										
TS	Bits used in timeslots									
	1	2	3	4	5	6	7	8		
0	Link management								TRX1	Sector 1
1	TCH		TCH		TCH		TCH			
2	TCH		TCH		TCH		TCH			
3	TCH		TCH		TCH		TCH			
4	TCH		TCH		TCH		TCH		TRX2	Sector 2
5	TCH		TCH		TCH		TCH			
6	TCH		TCH		TCH		TCH			
7	TCH		TCH		TCH		TCH			
8	TCH		TCH		TCH		TCH		TRX4	Sector 3
9	TCH		TCH		TCH		TCH			
10	TCH		TCH		TCH		TCH			
11	TCH		TCH		TCH		TCH			
12	TCH		TCH		TCH		TCH		TRX6	Sector 1
13	TCH		TCH		TCH		TCH			
14	TCH		TCH		TCH		TCH			
15	TCH		TCH		TCH		TCH			
16	TCH		TCH		TCH		TCH		TRX8	Sector 2
17	TCH		TCH		TCH		TCH			
18	TCH		TCH		TCH		TCH			
19	TCH		TCH		TCH		TCH			
20	TCH		TCH		TCH		TCH		TRX10	Sector 3
21	TCH		TCH		TCH		TCH			
22	TCH		TCH		TCH		TCH			
23	TCH		TCH		TCH		TCH			
24	TCH		TCH		TCH		TCH		TRX12	
25	TRXSIG1		BCFSIG		TRXSIG2					
26	TRXSIG3				TRXSIG4					
27	TRXSIG5				TRXSIG6					
28	TRXSIG7				TRXSIG8					
29	TRXSIG9				TRXSIG10					
30	TRXSIG11				TRXSIG12					
31	Loop controlling									
reserved capacity for future needs										

FIG. 6



204770-544007

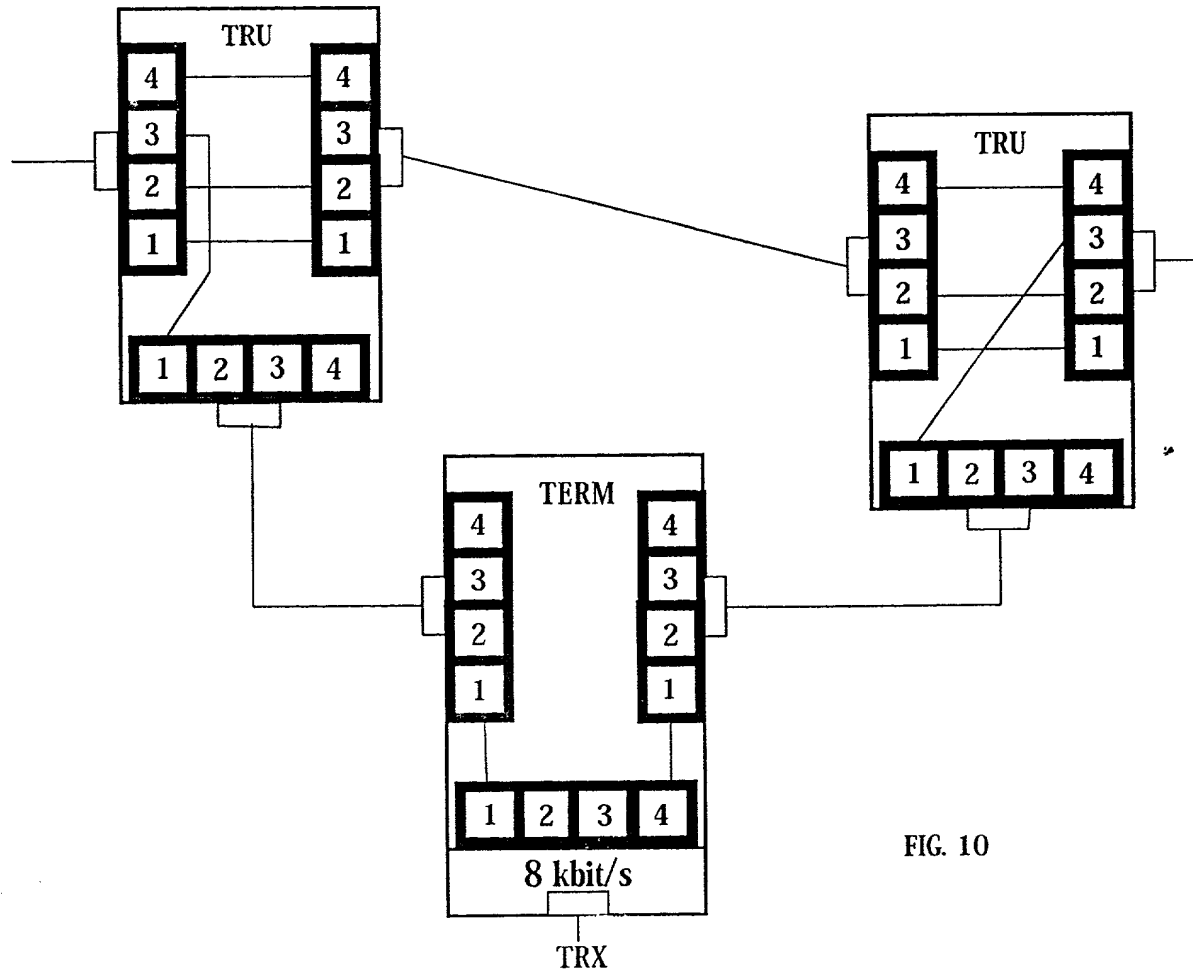


FIG. 10

E

F

G

H

I

J

K

L

M

N

O

P

Q

R

S

T

V

X

Z